

CM1033 系列是一款专用于 3 串锂/铁电池或聚合物电池包的保护芯片，内置有高精度电压检测电路和电流检测电路，通过检测每节电池的电压、充放电电流等信息，实现电池过充电、过放电、放电过电流、短路、充电过电流等保护功能。

■ 功能特点

1) 高精度电池电压检测功能：

- | | | |
|-----------|----------------------------|-----------------|
| ● 过充电检测电压 | 3.50 V ~ 4.40 V (步进 50 mV) | 精度 ± 25 mV |
| ● 过充电迟滞电压 | 0.20 V | 精度 ± 50 mV |
| ● 过放电检测电压 | 2.00 V ~ 3.20 V | 精度 ± 80 mV |
| ● 过放电迟滞电压 | 0 ~ 0.50 V | 精度 ± 100 mV |

2) 3 段放电过电流检测功能：

- | | | |
|-------------|-----------------------------|----------------|
| ● 过电流检测电压 1 | 0.05 V ~ 0.10 V (步进 50 mV) | 精度 ± 15 mV |
| ● 过电流检测电压 2 | 0.10 V ~ 0.40 V (步进 50 mV) | 精度 $\pm 20\%$ |
| ● 短路检测电压 | 0.20 V ~ 0.50 V (步进 100 mV) | 精度 $\pm 20\%$ |

3) 充电过流检测电压

-0.05 V ~ -0.10 V (步进 50 mV) 精度 ± 15 mV

4) 充电器检测及负载检测功能

5) 过充电，过放电，过电流保护延时内置（无需外接电容）

6) 电池断线保护功能：

7) 低电流消耗：

- | | |
|-------|---|
| ● 工作时 | 7.0 μ A (典型值) ($T_a = +25^\circ\text{C}$) |
| ● 休眠时 | 4.0 μ A (典型值) ($T_a = +25^\circ\text{C}$) |

8) 无铅、无卤素。

■ 应用领域

- 电动工具
- 扫地机器人
- UPS 后备电源

■ 封装

- SOP-8

■ 系统功能框图

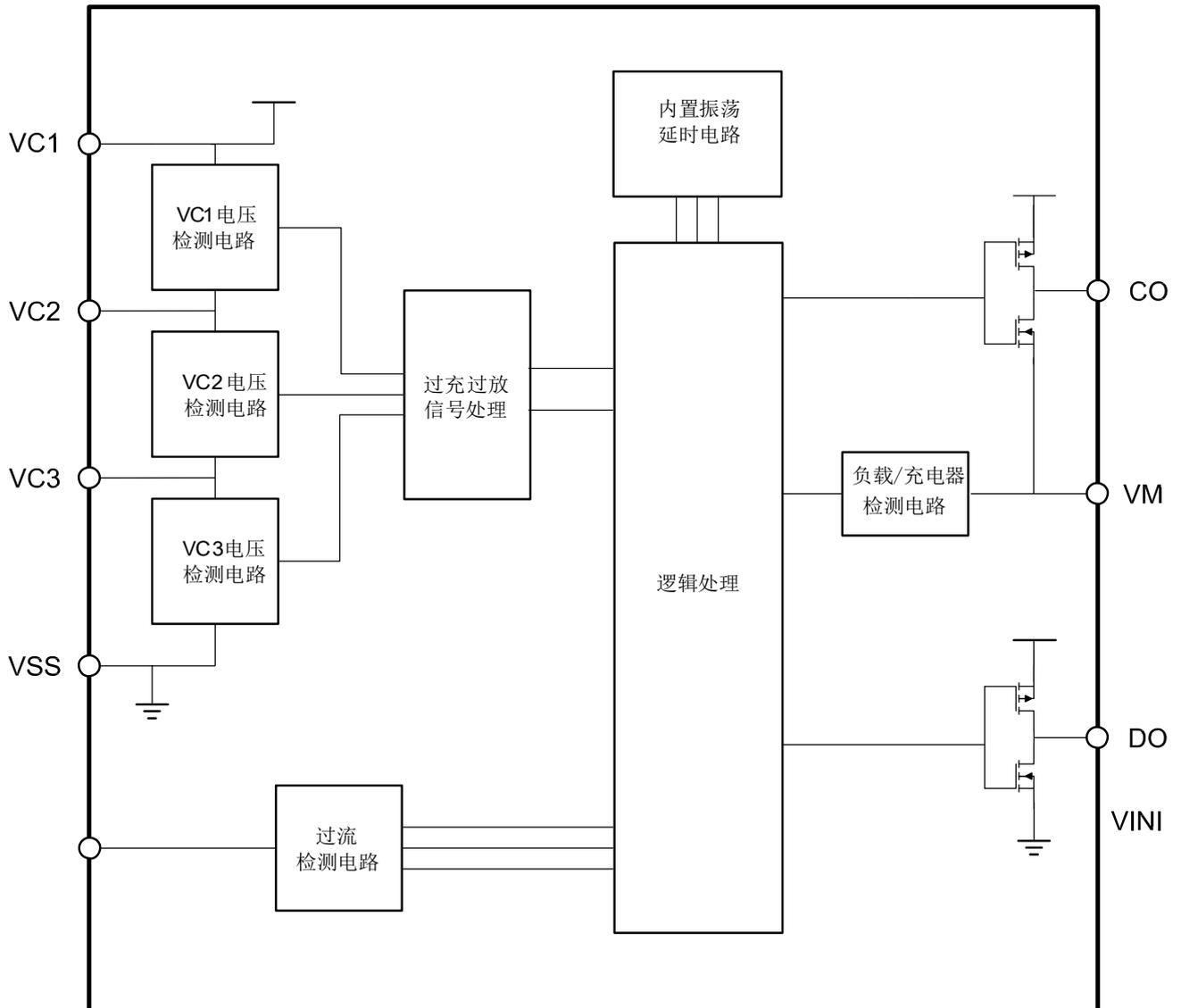
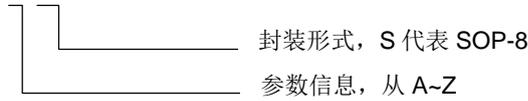


图 1

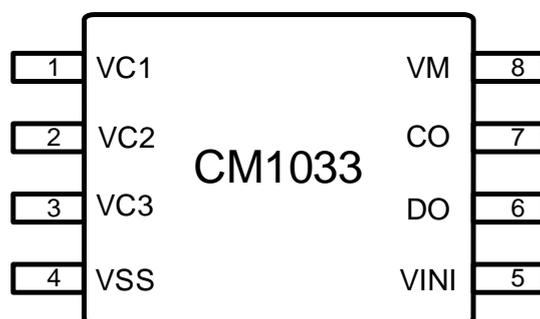
■ 命名规则

CM1033-XS


■ 产品目录

产品名	过充电 保护电压 Voc	过充电 保护延时 TOC	过充电 解除电压 VOCR	过放电 保护电压 VOD	过放电 保护延时 TOD	过放电 解除电压 VODR	放电过流保护电压&延时				充电过流 V _{CHA}
							过流 1	过流 1 延时	过流 2	短路	
							VEC1	TEC1	VEC2	VSHORT	
CM1033 -AS	4.225 V	1s	4.025V	2.500 V	1s	3.000 V	0.100 V	1s	0.200 V	0.400 V	-50mV
CM1033 -BS	4.225 V	1s	4.025V	2.700 V	1s	3.000 V	0.100 V	1s	0.200 V	0.400 V	-50mV
CM1033 -CS	4.250 V	1s	4.050V	2.500 V	1s	3.000 V	0.100 V	1s	0.200 V	0.400 V	-50mV
CM1033 -DS	4.250 V	1s	4.050V	2.700 V	1s	3.000 V	0.100 V	1s	0.200 V	0.400 V	-50mV
CM1033 -GS	3.650 V	1s	3.480V	2.320 V	1s	2.580 V	0.100 V	1s	0.200 V	0.400 V	-50mV

表 1

■ 引脚排列图

图 2

引脚号	符号	描述
1	VC1	正电源输入端子、电池 1 的正电压连接端子
2	VC2	电池 1 的负电压、电池 2 的正电压连接端子
3	VC3	电池 2 的负电压、电池 3 的正电压连接端子
4	VSS	芯片地、电池 3 的负电压连接端子
5	VINI	过流检测端子
6	DO	过放电检测输出端子
7	CO	过充电检测输出端子
8	VM	过电流保护锁定、充电器及负载检测端子

表 2
■ 绝对最大额定值

(除特殊注明以外 : Ta = +25°C)

项目	符号	适用端子	绝对最大额定值	单位
电源电压	VCC	VC1	VSS-0.3 ~ VSS+30	V
各串电池电压	V _{CELL}	VC1-VC2, VC2-VC3, VC3-VSS	VSS-0.3 ~ VSS+5.5	V
输入电压 1	V _{IN1}	VINI	VSS-0.3 ~ VSS+5.5	V
输入电压 2	V _{IN2}	VM	VC1-30 ~ VC1+0.3	
CO 输出端子电压	V _{CO}	CO	VC1-30 ~ VC1+0.3	V
DO 输出端子电压	V _{DO}	DO	VSS-0.3 ~ VC1+0.3	V
工作环境温度	T _{OPR}	-	-40 ~ 85	°C
保存温度	T _{STG}	-	-40 ~ 125	°C

表 3

注意：所加电压超过绝对最大额定值，可能导致芯片发生不可恢复性损伤。

■ 电气特性

(除特殊注明以外 : Ta = +25°C.)

项目	符号	条件	最小值	典型值	最大值	单位	
正常工作电流	I _{VCC}	VC1=VC2=VC3=3.5V	-	7.0	14.0	μA	
休眠电流	I _{STB}	VC1=VC2=VC3=2.0V	-	4.0	8.0	μA	
过充电	保护电压	V _{OC}	VC1=VC2=3.5V, VC3=3.5 → 4.4V	V _{OC} -0.025	V _{OC}	V _{OC} +0.025	V
	解除电压	V _{OCR}	VC1=VC2=3.5V, VC3=4.4 → 3.5V	V _{OCR} -0.050	V _{OCR}	V _{OCR} +0.050	V
	保护延时	T _{OC}	VC1=VC2=3.5V, VC3=3.5 → 4.4V	0.5	1.0	1.5	s
	解除延时	T _{OCR}	VC1=VC2=3.5V, VC3=4.4 → 3.5V	64	128	192	ms
过放电	保护电压	V _{OD}	VC1=VC2=3.5V, VC3=3.5 → 2.0V	V _{OD} -0.080	V _{OD}	V _{OD} +0.080	V
	解除电压	V _{ODR}	VC1=VC2=3.5V, VC3=2.0 → 3.5V	V _{ODR} -0.100	V _{ODR}	V _{ODR} +0.100	V
	保护延时	T _{OD}	VC1=VC2=3.5V, VC3=3.5 → 2.0V	0.5	1.0	1.5	s
	解除延时	T _{ODR}	VC1=VC2=3.5V, VC3=2.0 → 3.5V	64	128	192	ms
放电过流 1	保护电压	V _{EC1}	VC1=VC2=VC3=3.5V, VINI-VSS=0 → 0.12V	V _{EC1} -0.015	V _{EC1}	V _{EC1} +0.015	V
	保护延时	T _{EC1}	VC1=VC2=VC3=3.5V, VINI-VSS=0 → 0.12V	0.5	1.0	1.5	s
	解除延时	T _{EC1R}	VC1=VC2=VC3=3.5V, VINI-VSS=0.12 → 0V	64	128	192	ms
放电过流 2	保护电压	V _{EC2}	VC1=VC2=VC3=3.5V, VINI-VSS=0 → 0.35V	V _{EC2} *80%	V _{EC2}	V _{EC2} *120%	V
	保护延时	T _{EC2}	VC1=VC2=VC3=3.5V, VINI-VSS=0 → 0.35V	64	128	192	ms
	解除延时	T _{EC2R}	VC1=VC2=VC3=3.5V, VINI-VSS=0.35 → 0V	64	128	192	ms
短路	保护电压	V _{SHORT}	VC1=VC2=VC3=3.5V, VINI-VSS=0 → 0.8V	V _{SHORT} *80%	V _{SHORT}	V _{SHORT} *120%	V
	保护延时	T _{SHORT}	VC1=VC2=VC3=3.5V, VINI-VSS=0 → 0.8V	100	300	600	μs
	解除延时	T _{SHORTR}	VC1=VC2=VC3=3.5V, VINI-VSS=0.8 → 0V	64	128	192	ms
充电过流	保护电压	V _{CHA}	VC1=VC2=VC3=3.5V, VM-VSS=0 → 1V	V _{CHA} -0.015	V _{CHA}	V _{CHA} +0.015	V
	保护延时	T _{CHA}	VC1=VC2=VC3=3.5V, VM-VSS=0 → 1V	6	12	24	ms
	解除延时	T _{CHAR}	VC1=VC2=VC3=3.5V, VM-VSS=1V → 0V	1	2	4	ms
断线保护	保护延时	T _{OW}	-	5	10	15	ms
	解除延时	T _{OWR}	-	1	2	3	ms

表 4

■ 功能说明

1. 过充电

任意一个电池电压上升到 V_{oc} 以上并持续了一段时间 T_{oc} 或更长，CO 端子的输出就会反转，将充电控制 MOS 管关断，停止充电，这称为过充电状态。所有电池电压降低到过充电解除电压 V_{ocr} 以下并持续了一段时间 T_{ocr} 或更长，过充电状态解除，恢复为正常状态。若此时连接负载 ($V_{VM} > V_{EC1}$)，当所有电池电压降低到过充电保护电压 V_{oc} 以下时，过充电状态解除，恢复为正常状态，此功能称作负载检测功能。

2. 过放电

任意一个电池电压降低到 V_{od} 以下并持续了一段时间 T_{od} 或更长，DO 端子的输出就会反转，将放电控制 MOS 管关断，停止放电，这称为过放电状态。所有电池电压上升到过放电解除电压 V_{odr} 以上并持续了一段时间 T_{odr} 或更长，过放电状态解除，恢复为正常状态。若此时连接充电器 ($V_{VM} < V_{CHA}$)，当所有电池电压上升到过放电检测电压 (V_{od}) 以上时，过放电状态解除，恢复为正常状态，此功能称作充电器检测功能。

3. 放电过电流

电池处于放电状态时，VINI 端电压随着放电电流的增大而增大，当 VINI 端电压高于 V_{EC1} 并持续了一段时间 T_{EC1} 或更长，芯片认为出现了放电过流 1；当 VINI 端电压高于 V_{EC2} 并持续了一段时间 T_{EC2} 或更长，芯片认为出现了放电过流 2；当 VINI 端电压高于 V_{SHORT} 并持续了一段时间 T_{SHORT} 或更长，芯片认为出现了短路。上述 3 种状态任意一种状态出现后，DO 端子的输出就会反转，将放电控制 MOS 管关断，停止放电；进入放电过电流保护状态后，如断开负载 ($V_{VM} < 3V$)，放电过电流状态解除，恢复为正常状态。

4. 充电过电流

正常工作状态下的电池，在充电过程中，如果 VINI 端子电压低于充电过流检测电压 (V_{CHA})，并且这种状态持续的时间超过充电过流检测延迟时间 T_{CHA} 或更长，则关闭充电控制用的 MOSFET，停止充电，这个状态称为充电过流状态。进入充电过流检测状态后，如果断开充电器 ($V_{VM} > -0.20V$) 充电过电流状态被解除，恢复到正常工作状态。

5. 断线保护

正常状态下，芯片管脚 VC1、VC2、VC3 中任意一根或多根与电芯的连线断开，芯片通过检测并判断为发生断线状态，强制将 CO、DO 输出为低电平，即同时关闭充放电 MOS 管，此状态称为断线保护状态。当断开的连线重新正确连接后，芯片退出断线保护状态。

■ 应用电路

1. 充放电回路共用 (有检流电阻)

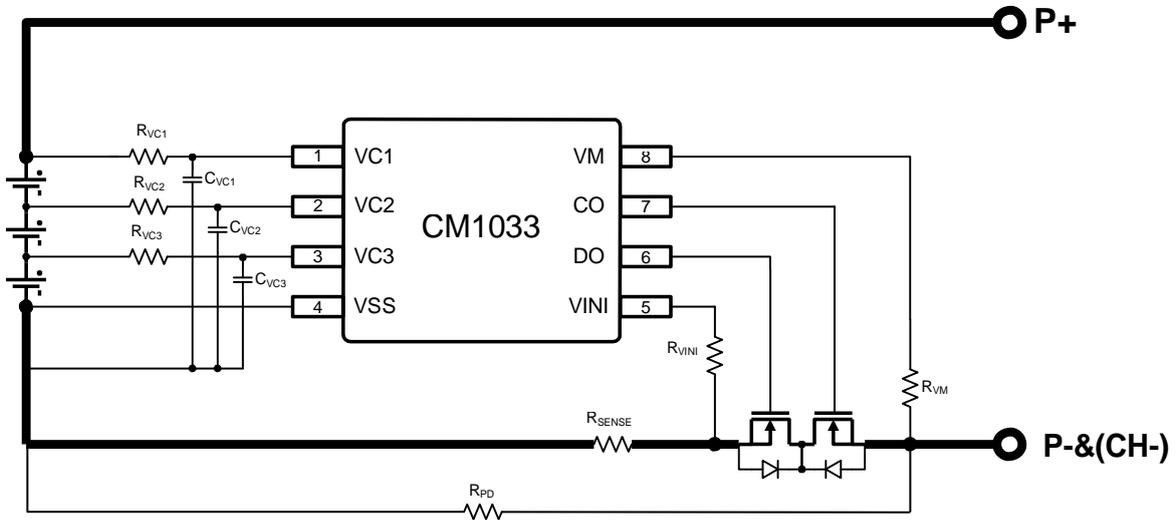


图 3

2. 充放电回路分开 (有检流电阻)

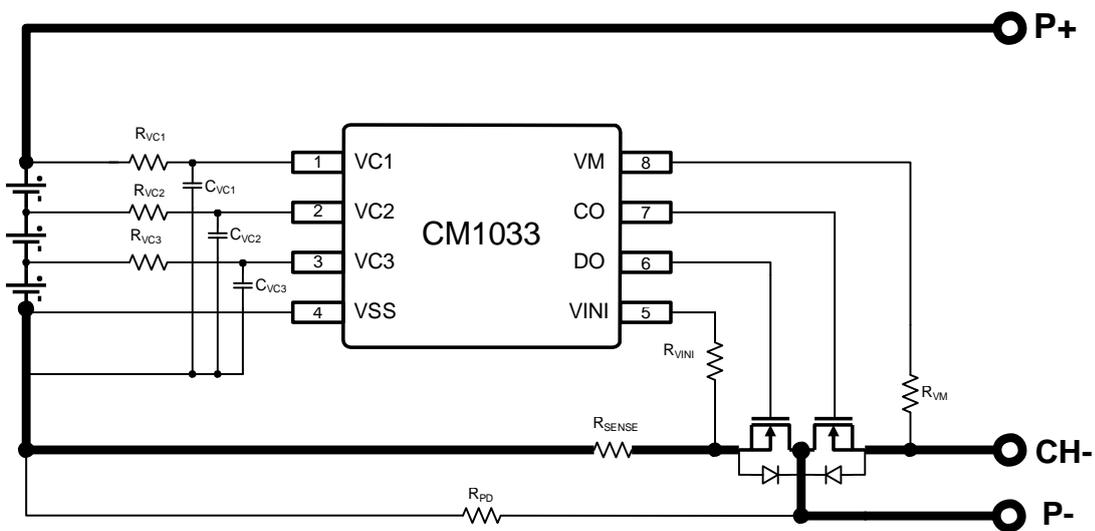


图 4

3. 充放电回路共用 (无检流电阻)

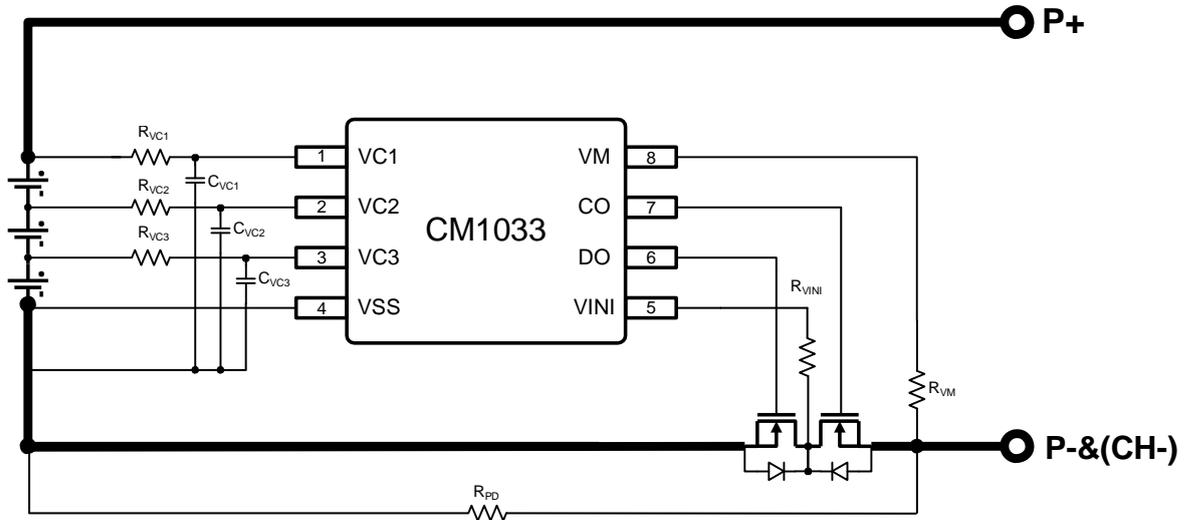


图 5

4. 充放电回路分开 (无检流电阻)

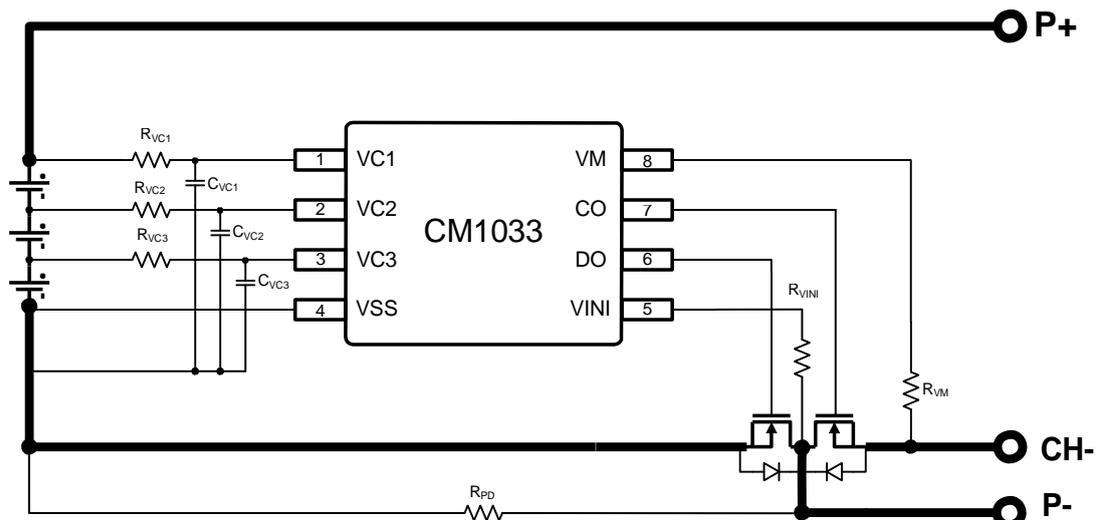
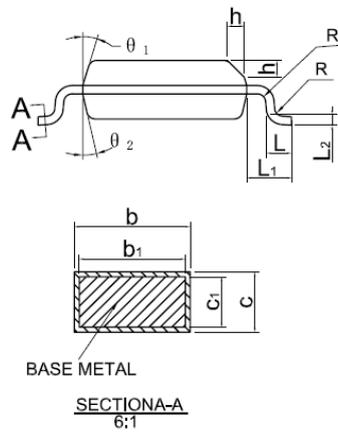
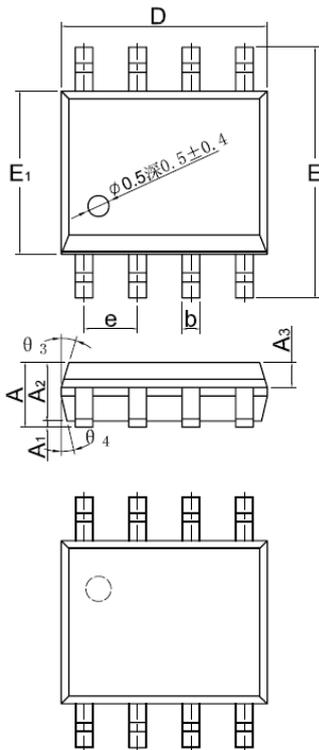


图 6

■ BOM 清单

器件标识	典型值	参数范围	单位
R_{VC1}	1	1 ~ 1.5	k Ω
R_{VC2} 、 R_{VC3}	1	0.33 ~ 2	k Ω
R_{VINI}	330	300 ~ 510	k Ω
R_{VM}	330	100 ~ 510	k Ω
R_{SENSE}	-	可依实际过流值设定	m Ω
C_{VC1}	1	1 ~ 10, 耐压 \geq 16V	μ F
C_{VC2} 、 C_{VC3}	0.1	0.1 ~ 1, 耐压 \geq 10V	μ F

表 5

■ 封装信息
SOP-8 封装尺寸


SYMBOL	MIN	NOM	MAX
A	1.35	1.55	1.75
A ₁	0.10	—	0.25
A ₂	1.25	1.40	1.65
A ₃	0.50	0.60	0.70
b	0.39	—	0.49
b ₁	0.28	—	0.48
c	0.10	—	0.25
c ₁	0.10	—	0.23
D	4.80	4.90	5.00
E	5.80	6.00	6.20
E ₁	3.80	3.90	4.00
e	1.27BSC		
L	0.45	—	1.00
L ₁	1.04REF		
L ₂	0.25BSC		
R	0.07	—	—
R ₁	0.07	—	—
h	0.3	0.4	0.5
	0°	—	8°
θ_1	11°	17°	19°
θ_2	11°	13°	15°
θ_3	15°	17°	19°
θ_4	11°	13°	15°