



程序功能：芯片上电当芯片1脚为高电平，3脚为低电平时系统进入休眠状态  
 当芯片1脚为高电平，3脚电压大于1.2V时，系统启动工作，芯片6脚输出5V高电平。芯片进入工作，BUCK输出5V为芯片供电  
 移除3脚电平或3脚电压低于1.08V延时10S钟后，芯片6脚停止输出，系统进入休眠状态  
 VCC电压为36-72V

Title		
Size	Number	Revision
B		
Date:	2018/2/7	Sheet of
File:	E:\...\DC-DC	1.Sch Drawn By: