

描述

MT7887是一款工作于零电流导通，峰值电流关断的临界导通模式（CRM，Critical Conduction Mode）高精度LED恒流控制芯片，主要应用于非隔离LED电源系统。MT7887支持高功率因数的应用，PF可达到0.8以上。

临界导通模式确保了MT7887可以控制功率开关在电感电流为零时刻开启，减小了功率管的开关损耗，确保了系统具有93%以上的峰值效率。电感电流谷值为零的临界导通模式结合经过输入母线电压补偿后的峰值电感电流，确保了输出LED电流的高精度，并且具有良好的线性调整率和负载调整率。对电感量变化不敏感，可以使用工字电感。

芯片内置500V高压功率MOS管，外围电路简单，系统成本低。

MT7887同时实现了各种保护功能，包括逐周期过流保护（OCP）、LED短路保护（SCP）、LED可调开路保护（OVP）和过热保护（OTP）等，以确保系统可靠地工作。

MT7887是一款支持可控硅调光的LED驱动器，具有广泛的兼容性，调光深度低于1%，调光曲线满足NEMA SSL6标准，且具有较低的THD。

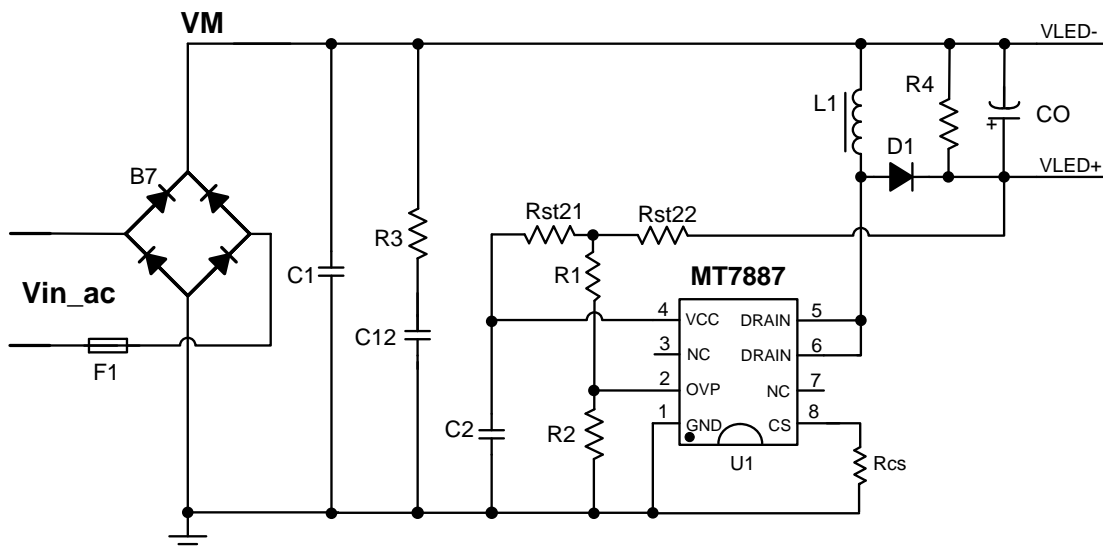
主要特点

- 最高93%以上的峰值效率
- 支持高PF应用，PF达到0.8以上
- 宽范围的调光兼容性
- 调光深度可低于1%
- 调光曲线符合NEMA SSL6标准
- 内置500V功率MOS管
- 高精度LED恒流电流
- 逐周期峰值电流控制
- LED短路保护
- LED可调开路保护
- 前沿消隐控制
- 欠压锁定保护(UVLO)
- 过温保护
- SOP8封装

应用

- LED球泡灯，日光灯，信号灯，景观灯等
- LED舞台灯，蜡烛灯，玉米灯等
- 其他LED驱动应用及通用恒流源

典型应用电路



极限参数

VCC 最大吸收电流	5mA
OVP (开路保护设置引脚)	-0.3 ~ 6V
DRAIN (内部高压功率 MOS 管漏极)	-0.3V ~ 500V
CS (电流检测引脚)	-0.3V ~ 6V
P _{DMAX} (最大功耗)	0.8W
存储温度	-55°C ~ 150°C
结温 (T _j)	150°C

推荐工作条件

工作温度 (外部环境温度)	-40°C ~ 105°C
输出 LED 电流	<360mA

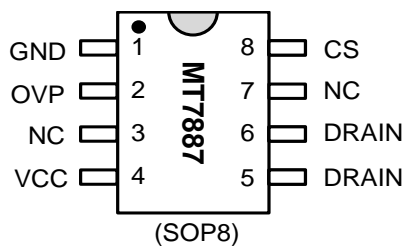
热阻^①

内部芯片到环境 (R _{θJA})	128°C/W
-----------------------------	---------

注意:

① R_{θJA} 是根据 JEDEC 51-3 标准, 在 25 度环境温度下测试得到的数据。

管脚排列图



芯片标记:

MT7887

YY WW xx

└── 生产内部代码

└── 生产周代码

└── 生产年代码

管脚描述

管脚名称	管脚号	描述
GND	1	芯片地
OVP	2	开路保护设置引脚
NC	3	悬空脚
VCC	4	芯片电源, 内部限压15.5V
DRAIN	5/6	内部高压功率MOS管漏极
NC	7	悬空脚
CS	8	电流采样端, 接采样电阻到地

电气参数

 (除非特别说明, 测试条件为: $V_{CC}=13V$, $T_A=25^{\circ}C$)

符号	参数		Min	Typ	Max	Unit
启动与电源电压 (VCC 脚)						
I_{START}	启动电流	$V_{CC} < V_{CC_UV}$		60		μA
V_{CC_UV}	欠压锁定电压 (UVLO)	V_{CC} 脚电压下降		6.5		V
V_{START}	启动电压	V_{CC} 脚电压上升		12		V
V_{CC_CLAMP}	V_{CC} 钳位电压	$I_{DD} < 5mA$		15.5		V
电源电流						
I_{op}	工作电流			0.3		mA
电流检测 (CS 脚)						
V_{CS_TH}	峰值电流检测阈值		390	400	410	mV
LEB1	CS 脚内置前沿消隐时间			500		nS
热保护						
OTP	过热保护温度阈值			155		$^{\circ}C$
	过热保护释放的迟滞温度			30		$^{\circ}C$
驱动电路						
T_{OFF_MIN}	最小截止时间			2.5		μS
T_{ON_MIN}	最小导通时间			1.0		μS
高压功率 MOS 管 (DRAIN/SOURCE)						
R_{DSON}	内部高压功率管导通阻抗	$V_{GS}=10V/I_D=1A$		2.8		Ω
BV_{DSS}	内部高压功率管击穿电压	$V_{GS}=0V/I_D=250\mu A$	500			V

功能描述

MT7887是一款内置高压功率管的恒流驱动的芯片，适用于LED照明驱动。芯片工作于电感电流临界导通模式，控制功率开关在电感电流为零时刻开启，减小了功率管的开关损耗，提高了效率。采用MT7887芯片的驱动电路恒流精度高，外围元器件少，成本低。

启动过程

上电时，VCC 通过连接到输入母线的分压电阻（Rst21 和 Rst22）充电。当 VCC 达到 12V 时，控制逻辑就开始工作，内部开关开始开关动作。如果 VCC 升高到 15.5V，则被钳位。如果 VCC 低于 6.5V，则 MT7887 将被关闭。

临界导通模式控制与输出电流设置

MT7887 通过监测 CS 脚电压，逐周期检测流过内部开关管的峰值电流（电感峰值电流），当 CS 端电压达到 400mV 阈值时，功率管关断；当电感电流降为零时，电路将重新开启功率管。

电感峰值电流的表达式为：

$$I_{LPK} = \frac{400}{R_{CS}} (mA) \quad (1)$$

式中， R_{CS} 为电流采样电阻，单位为欧姆。CS 比较器还包括一个 500nS 的前沿消隐时间以滤除 CS 端在导通瞬间的噪声。

LED 输出电流的计算公式为：

$$I_{LED} = k \times \frac{I_{LPK}}{2} = k \times \frac{400mV}{2 \times R_{CS}} (mA) \quad (2)$$

式中， I_{LPK} 为电感峰值电流， k 为芯片的补偿因子，为小于 1 的一个系数。由公式可知，输出 LED 电流仅由电流采样电阻 R_{CS} ，内部 400mV 参考电压及内部补偿因子决定，与电感量无关。请利用美芯晟科技提供的设计软件来初步确定采样电阻 R_{CS} 的阻值。

工作频率

MT7887 工作于电感电流临界导通模式，当电感电流降为零时，检测电路将重新导通内部开关管，

高压功率管的源极（SOURCE）被拉低，功率 MOS 管也导通，电感电流从零开始上升，功率管导通的时间为：

$$T_{ON} = \frac{L \times I_{LPK}}{V_{IN}} \quad (3)$$

其中 L 为电感的感量； I_{LPK} 是流过电感的电流峰值； V_{IN} 是输入端整流桥整流后的输入直流电压；

当 CS 引脚上的电压达到设定的 400mV 峰值限制，内部开关管将被关断，功率 MOS 管也被关断，电感将通过续流二极管对负载 LED 放电，直到电感电流下降到零时，芯片将再次开启内部开关管。功率管的关断时间为：

$$T_{OFF} = \frac{L \times I_{LPK}}{V_{LED}} \quad (4)$$

因此系统的工作频率计算为：

$$f = \frac{1}{T_{ON} + T_{OFF}} = \frac{V_{IN} \times V_{LED}}{L \times I_{LPK} \times (V_{IN} + V_{LED})} \quad (5)$$

从公式可以看出，MT7887 的系统工作频率和系统输入电压 V_{IN} ，负载 LED 的正向压降 V_{LED} ，以及电感的感量 L 相关。系统输入电压 V_{IN} 越高，系统的工作频率越高。为了兼顾 EMI 和效率，系统的工作频率范围一般设置在 30kHz-120kHz 之间，所以应在系统最低输入电压下，选择合适的电感值，使系统频率满足设计的要求。

MT7887 设置了系统的最小截止时间为 $T_{OFF_MIN}=2.5\mu S$ 。由 T_{OFF} 的计算公式可知，如果电感量很小， T_{OFF} 可能会小于 T_{OFF_MIN} ，使电感电流出现为零的时刻，电感电流进入断续模式，所以实际的负载 LED 电流小于目标设计值。因此需要选择合适的电感值。

MT7887 自动检测母线波谷。当母线为波谷时，最大关断时间被设定为 5.5 μS ，以达到限制工作频率的目的。因此，在实际应用中电感值不能过大，以防止在母线为波谷时因退磁时间较大导致实际电流值偏离设计值的情况发生。美芯晟科技将提供本芯片的设计软件，方便客户选取合适的工作频率及电感值。

过流保护

一旦 CS 脚电压超过 400mV，MT7887 将立即关断内部开关管，从而关断功率 MOS 管。这种每周过流检测的方式保护了相关的元器件免于损坏，如功率 MOS 管，变压器等等。

LED 开路保护设置 (OVP)

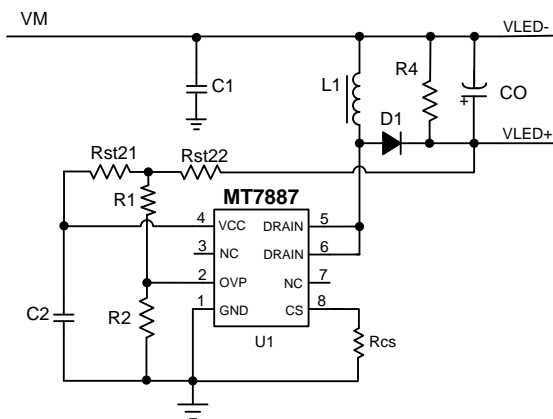
MT7887 具有可调 LED 开路保护功能。通过与 OVP (Pin2)脚相连的电阻 R1 和 R2 可以设置开路峰值电压。

开路保护阈值为：

$$V_{OVP} = 0.9V \times \frac{R1}{R2} \quad (6)$$

其中R2的取值一般在2.2Kohm ~ 10Kohm之间。LED开路后，一旦LED两端峰值电压超过OVP阈值，MT7887将停止开关动作。直到VCC电压降低到UVLO的阈值，系统重启。

OVP 设置如下图所示：



开路保护的设置请注意以下几点：

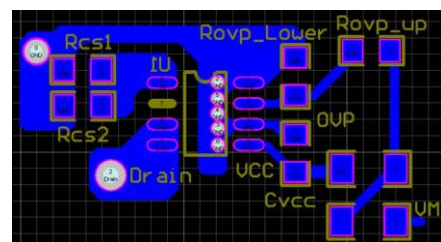
- 1) 为方便设计，需使电阻 Rst21 和 Rst22 相等，即 $Rst21=Rst22$ ，以达到平均分摊采样电压的作用，用于过压保护 OVP 值的设定。Rst21 和 Rst22 的取值在 150Kohm ~ 400Kohm 之间。如果需要支持的母线电压偏低，则电阻 Rst21 和 Rst22 取值要小；反之，则可以大一些，以提高系统效率。
- 2) 受分压电阻串 R1, R2 的精度影响，以及芯片内部参考电平的精度影响，公式 (6) 计算得到的 OVP 阈值与实际的 OVP 阈值有一定的误差。准确的 OVP 值可以通过调节 R2 的阻值

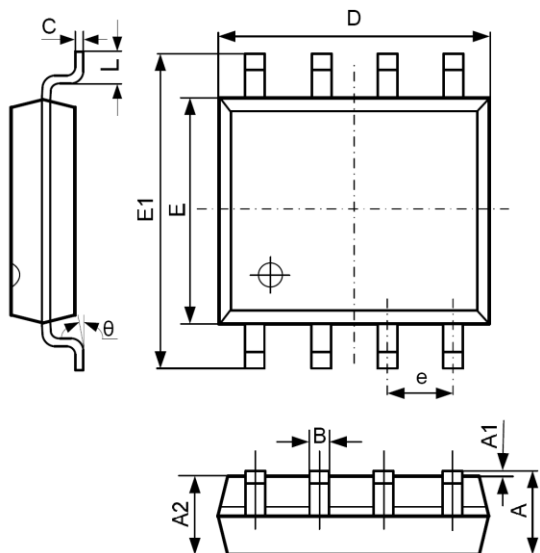
来达到。OVP 值偏低，应该减小 R2 阻值；反之，则应加大 R2 的阻值。建议 R2 初值取 4.7Kohm 左右，用公式 (6) 来确定 R1 的阻值，然后微调 R2 来精确确定 OVP 值。

- 3) 建议将开路保护阈值设置为系统最大 LED 电压的 1.5 倍，最低不低于 1.3 倍。如系统驱动的最大 LED 电压为 60V，则 OVP 阈值设定在 $1.5 \times 60 = 90V$ 左右。OVP 阈值不应太接近 LED 正常工作时的电压值，以避免正常工作时，误触发开路保护，出现灯闪现象。
- 4) 电感L值确定后，开路保护阈值 (OVP) 也不宜设置太高。如果将OVP阈值作为 V_{LED} 电压代入公式 (4)，计算得到的关断时间 T_{OFF} 小于最小截止时间 T_{OFF_MIN} (2.5uS)，系统在开路状态下，将脱离临界工作状态，进入断续工作模式。实际开路保护的阈值将远远大于公式 (6) 所计算的阈值。在此情况下，建议客户降低开路保护阈值，或者重新设计电感量，确保开路状态下，截止时间 T_{OFF} 大于最小截止时间。美芯晟科技将提供本芯片的设计软件，方便客户进行OVP设计。

PCB 注意事项

- 1) 对于 VCC (Pin4) 的对地电容 (通常为 1uF~4.7uF 的陶瓷电容) 必须靠近芯片的管脚 (Pin4)，距离一般不得超过 5mm。这样可以极大地提高系统的抗噪声能力。
- 2) 管脚 5, 6 为高压 MOS 管的漏极 (DRAIN)，是最大的噪声源。在芯片的底部要铺地线将漏极与其余管脚进行隔离，并且对芯片下面的铺地线进行漏铜处理，如下图所示。
- 3) OVP 的走线尽量靠近地线，其布线网络的电阻焊盘要远离高压器件的焊盘 (大于 3mm)。如远离 VCC 电阻节点焊盘以及 DRAIN 端各元器件焊盘，如下图所示。



封装外形尺寸
SOP-8 PACKAGE OUTLINE AND DIMENSIONS


SYMBOL	DIMENSION IN MILLIMETERS		DIMENSION IN INCHES	
	MIN	MAX	MIN	MAX
A	1.350	1.750	0.053	0.069
A1	0.100	0.250	0.004	0.010
A2	1.350	1.550	0.053	0.061
B	0.330	0.510	0.013	0.020
C	0.190	0.250	0.007	0.010
D	4.700	5.100	0.185	0.201
E	3.800	4.000	0.150	0.157
E1	5.800	6.300	0.228	0.248
e	1.270 TYP		0.050 TYP	
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°

重要声明:

- 美芯晟科技有限公司保留不发布通知而对该产品和服务随时进行更改，补充，改进和其它变动的权利。用户敬请在购买产品之前获取最新的相关信息并核实该信息是最佳的和完整的。所有产品在订单确认后将遵从美芯晟科技有限公司的销售条例进行销售。
- 本资料内容未经美芯晟科技有限公司许可，严禁以其它目的加以转载或复制等。
- 对于未经销售部门咨询使用本产品而发生的损失，美芯晟科技有限公司不承担其责任。