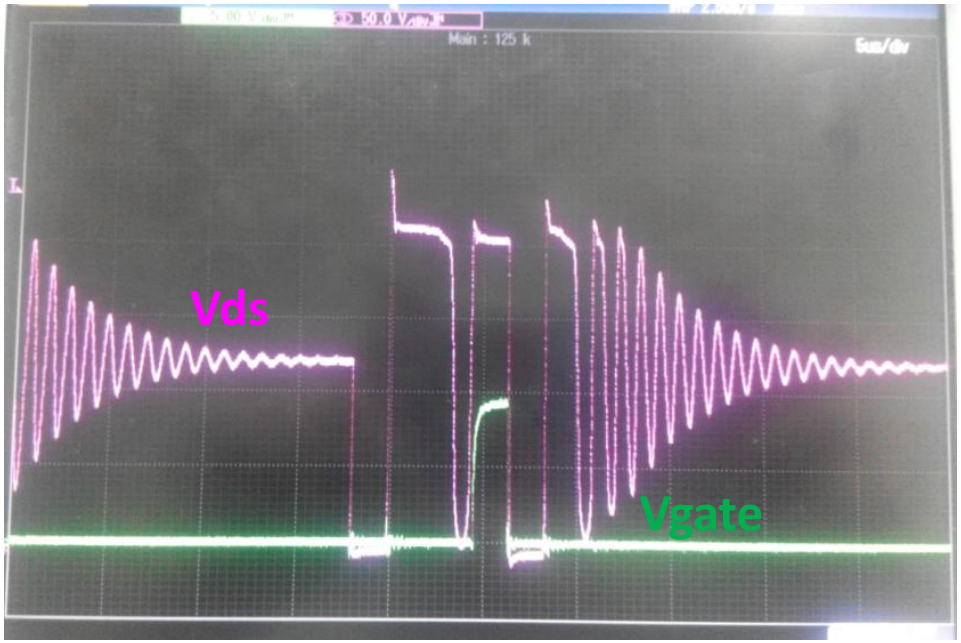
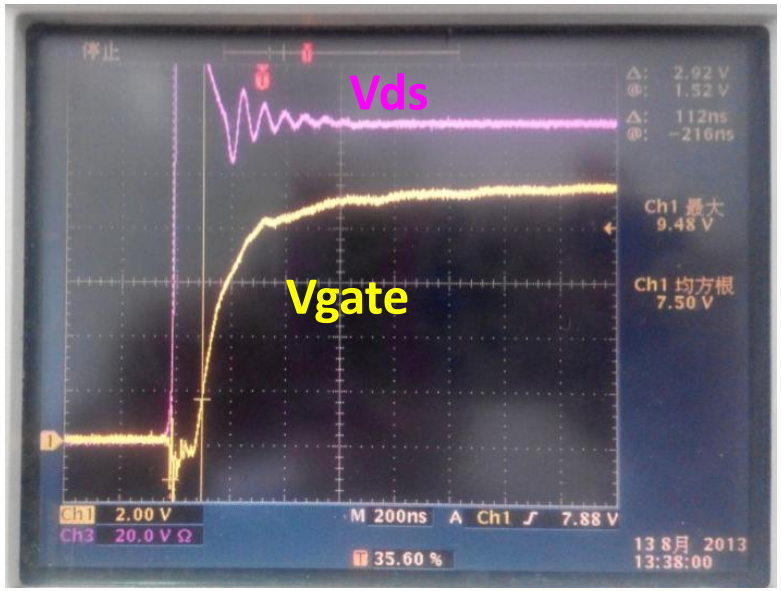
问题一：SR MOS驱动不同步

在低压轻载时容易出现SR MOS驱动时序错问题

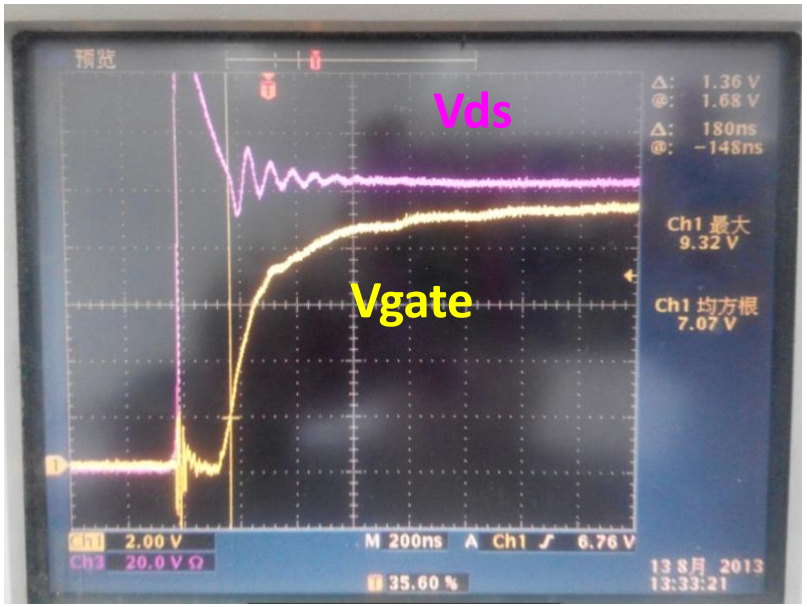
在sense脚并对地10pF贴片电容，电阻改2K有改善效果，但今天2016年1月13日又出现一块复现此问题板；

此改善措施会延迟gate的导通时间约70ns，RC越大导通时间越长，理论上会增加开关损耗；





改善前 Tr=110ns



改善后 Tr=180ns