

基于单片机和 DDS 的高精度频率信号实现

A Simple Design of High-Accuracy Frequency Signal Synthesizer Based on Chip Microcomputer and DDS

国防科技大学电子科学与工程学院 (长沙 410073) 李青鹏 路 军 李俊杰

【摘 要】 介绍了专用 DDS 芯片 AD9854 的特性和工作原理,叙述了利用该芯片设计高精度频率信号发生器的简易方法,并给出了 MCS51 系列单片机与 AD9854 的硬件接口设计和软件编程方法。

关键词: DDS, AD9854, 信号发生器

【Abstract】 This paper introduces the principle and features of specific DDS chip AD9854 and its application, and presents a simple design of high-accuracy frequency signal synthesizer, including the hardware interface between MCS51 microcontroller and AD9854 and its software programming method.

Keywords: direct digital synthesis, AD9854, signal synthesizer

高精度的频率信号源对科研、通信系统、电子对抗以及各种电子测量技术十分重要。目前,国内低频信号合成器通常使用多个分立的锁相环元件,电路复杂、价格昂贵、精度低、易受外界环境影响,而且信号的建立时间长而动态范围较小。九十年代迅速发展起来的直接数字合成技术(DDS)将先进的数字处理技术与方法引入信号合成领域,优越的性能和突出的特点使其成为现代频率合成技术中的佼佼者。DDS 器件采用高速数字电路和高速 D/A 转换技术,具备了频率转换时间

短、频率分辨率高、频率稳定度高、输出信号频率和相位可快速程控切换等优点,可以实现对信号的全数字式调制。

1 AD9854 芯片介绍

AD9854 是美国 ADI 公司最近推出的单片 DDS 芯片,简单结构框图如图 1 所示。它的主要特点为:内部高速、高性能的正交 D/A 转换器和高速比较器实现数字合成的正交的 I 和 Q 路输出。当输入一准确的参考频率,AD9854 就产生一高稳定的频率、相位、幅度可编程的正弦和余弦信号,作为本机振荡器用于通信、雷达等方面。AD9854 的 DDS 核具有 48bit 的频率分辨率(1mHz 步进),相位截断 17bit 保证了优良的无杂散动态比(SFDR)指标。

AD9854 采用了先进的 35 微米 CMOS 技术,使它只需 +3.3V 的电源供应,它的电路工艺使同步正交信号输出的频率最高达 150MHz,平均每秒产生 100 百万新频率。正弦信号输出经过外部平滑滤波后,可以通过内部比较器转化成方波,用于时钟产生。在高速时钟产生器的应用中,若 12bit 的“控制”DAC 与内部的比较器相结合,能实现脉宽调制和静态周期控制。两个 12bit 的数字乘法器能

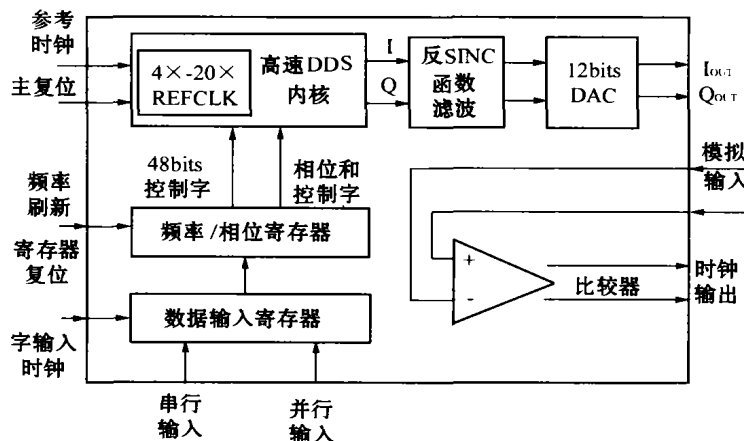


图 1 AD9854 结构框图

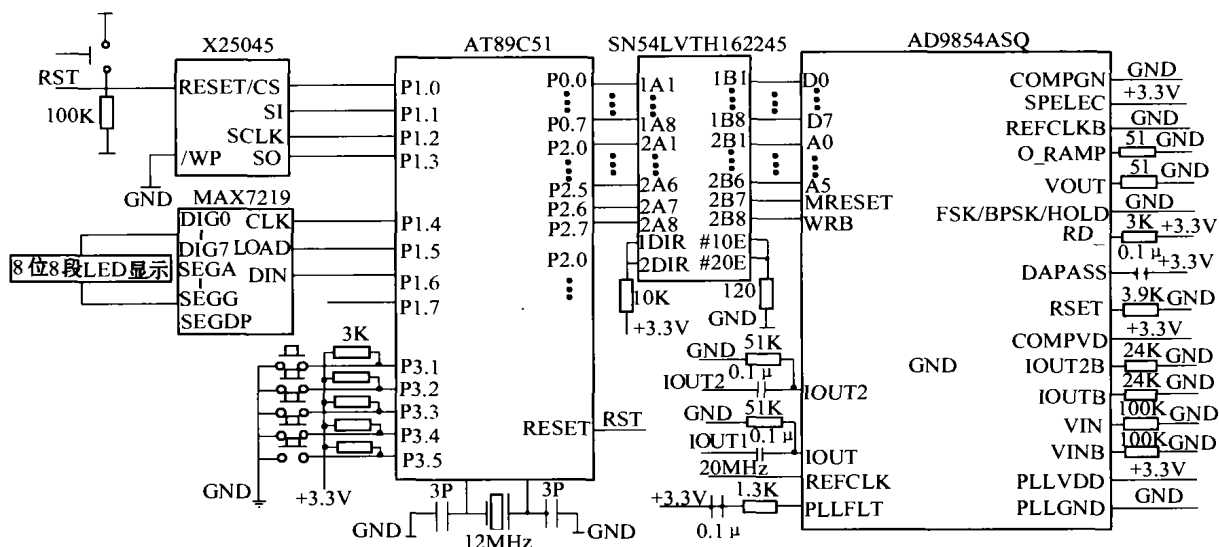


图2 用AD9854设计的高精度频率信号发生器电路图

实现数字幅度调制、波形成形和正交输出的准确的幅度控制。AD9854中4~20整数倍频器,能把外部输入的低速时钟转变成内部高速时钟(最高300MHz)。参考时钟可以选择单端输入和差分输入。

AD9854合成的信号频率稳定度高,DDS是一个信号波形的合成过程,是以标准参考振荡源的固定时钟作取样时钟,对所需频率的信号进行相位取样,合成信号的频率不同,只反映了一个信号周期内的相位取样的数量不同。合成信号的稳定度直接由参考源的相位噪声决定,甚至还要低。合成信号的稳定度高,理论上可达 $\text{SYSCLK}/2^{42}\text{Hz}$,这是传统方法难以实现的。频率变化速度快,在AD9854中,由于无需相位反馈控制,因而频率建立及切换快,并且与频率分辨率、频谱纯度相互独立。在芯片中,NCO的相位改变是线性过程,形成的信号具有良好的频谱。此外,由于合成信号的频率、相位、幅度均可由数字信号控制,所以可以通过预置相位累加器的初始值来精确控制合成信号的相位,非常易于实现灵活的高精度的数字调制,如AM、PSK、FSK、MSK等,而且容易实现高精度的正交调制。

2 用AD9854快速开发频率信号发生器的实例

下面给出一种用AD9854开发高精度频率信号发生器的简易方法,开发者只需要熟悉MCS-51单片机编程即可。该系统具有开发周期短,开发成本低的特点,也可以作为探索AD9854功能的一种方法,它的电路原理图见图2。

系统主要由DDS芯片AD9854、单片机

AT89C51、看门狗定时器X25045和LED显示驱动芯片MAX7219组成。在这个系统中,提供了8位七段LED显示器,其中前五位为输出频率值,显示范围为00.000~99.999MHz,后三位为幅度显示位,显示范围为0~999,表示幅值从零幅度到满幅度的变化。

对AD9854进行初始化控制时,首先,主复位脚(71脚)必须置高10个系统周期以上,主复位的作用是初始化系统总线,置控制寄存器以缺省值。在系统中,用MCS-51系列单片机对AD9854进行控制,软件流程图如图3所示。实现并行写时序图如图4所示,可以使用以下语句:

```
MOV P0, #10H
MOV A, #1DH
ADD A, #40H
MOV P2, A
CLR WRITE
NOP
SETB WRITE
```

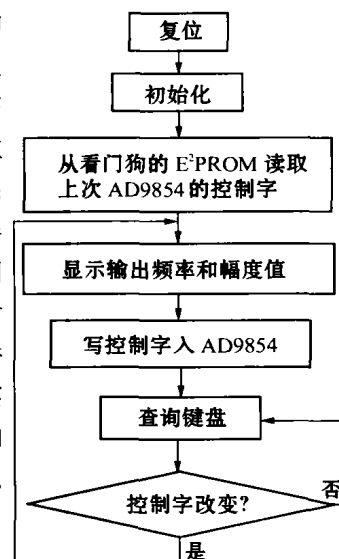


图3 单片软件流程图

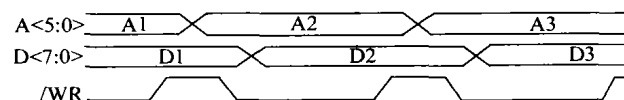


图4 AD9854的并行写时序图

NOP

在这个系统中,有 5 个按键,分别完成光标(回车)、光标左移、光标右移、加 1 和减 1 的功能,变换后的值经光标(回车)确认后,改变单片机内 RAM 地址区所对应的 AD9854 的频率和幅度控制字,然后写入到 AD9854 缓存内。每一次上电时,单片机从看门狗的 E²PROM 中读取上一次断电时保存在里面的 AD9854 的控制参数,LED 显示器显示与断电前相同的频率和幅度值,并完成对 AD9854 相同的初始化。

SN54LVTH16625 是一个电平转换芯片,它把单片机 P0 口和 P2 口输出的 5V 电平转换成 3.3V 电平,实现和 AD9854 的接口。由于 AT89C51 的 P0 口内部没有上拉电阻,在实际调试过程中,外接了 8 个 4.7k Ω 的上拉电阻,P0 口和 P2 口本身都具有锁存功能。

AD9854 是一个高性能、多功能,但又使用简单的芯片,它只需写入少量的控制字,即可实现不同的功能。在编程调试的过程中,它的刷新时钟值得重视,通过写端口写入 AD9854 的控制字暂时寄存在 I/O 缓冲寄存器中,需要一从低到高的时钟信号由 20 脚从外部输入,或者由内部 32bit 的刷新时钟把 I/O 缓冲寄存器中的控制字传送到 DDS 的内核。AD9854 分为 AST 型和 ASQ 型,后者属于耐热型,内部倍频后的时钟可达 300MHz,前者只能倍频至 200MHz。在图 2 所示的系统中,提供给 AD9854 的参考时钟为 20MHz,在芯片内部进行 10 倍频,并且使用的是内部刷新时钟,这时,UPDATE 脚(20 脚)是作为输出脚,在主复位之后,写入的控制字还没有送入 DDS 内核时,20 脚输出 10 倍于系统周期的时钟信号,完成初始化之后,则输

出 2 倍于系统周期的时钟,这也是判断控制字是否送入 AD9854 内核的一个标志,在调试中要特别注意。在本例中,屏蔽了反 SINC 滤波模块,因为它的功耗高达 1W,需要给芯片提供良好的散热条件。

输出 I 或 Q 路信号,是经 AD9854 内部 12bitD/A 转换之后的模拟波形,但并非平滑的正弦波,需经低通滤波器平滑后,即可得到预期的波形。把滤波后的 I 和 Q 通过 42、43 脚输入,经过高速比较器,即可得到方波信号,方波信号经简单的变换,可得到三角波、锯齿波等。

3 结束语

本文介绍的基于 AD9854 的高精度频率信号发生器的设计方法设计的信号源,已经用于科研项目中。它体积小、重量轻,而且在此基础上,通过给 AD9854 提供数据源,简单地改变写入 AD9854 的控制字,可以实现 AD9854 所能提供的各种调制信号。把 DDS 技术与 FPGA 器件、计算机技术结合到一起,其操作更灵活,应用范围更广泛。由于市场上好几个系列的 FPGA 器件都能在一定程度上具备动态重构的能力,可以利用可视化编程工具 Visual C++,实现并口数据位线给 FPGA 下载 AD9854 的控制程序,用 FPGA 器件实现 AD9854 的不同控制。实验表明,上述方法都能够达到 AD9854 给定的性能指标。AD9854 作为一个性价比较高的 DDS 芯片,具有极广阔的应用前景。

参 考 文 献

- 1 何立民. 单片机应用系统设计. 北京:北京航空航天大学出版社,1990

Microchip Technology 推出业内领先 SOT-23 封装的低功率 12 位模数转换器

Microchip Technology 推出采用 SOT-23 封装并带 I²C 接口的 MCP3221 12 位低功率模数转换器(A/D 转换器),进一步扩大其品种繁多的低功率、小型封装的器件系列。

MCP3221 是 12 位逐次逼近式 A/D 转换器,采用 2 线串行与 I²C 兼容的接口。12 位分辨率对小型 SOT-23 封装而言已是高分辨率,它可为设计人员测量信号提供广阔的动态范围。

I²C 接口的快速模式(400 kHz 时钟速率)可使更高带宽的信号采样速率达 22.3 ksps。小型封装使该器件成为对主板空间十分宝贵的遥控应用的理想选择。

• 52 •

MCP3221 采用单电源工作,由于器件只需要提供单一电源,可简化电路设计。该器件可在较大的电压范围内工作(2.7V 到 5.5V),片内具有采样保持电路,和自定时转换功能。

MCP3221 采用传统的 SAR 结构,可在进行转换时利用内部采样保持电容器来存储模拟输入。在采集时间的最后,转换器的输入开关打开,该器件可利用在内部采样保持电容器上收集的电荷产生串行的 12 位数字输出编码。

采集时间和转换可利用内部时钟自己定时。在每次转换后,结果存在 12 位的寄存器里,并可随时读取。当 MCP3221 采用快速转换模式并且时钟速率为 400kHz 时,最大的采样速率可达到 22.3 ksps。